## (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-251768

(P2000-251768A)

(43)公開日 平成12年9月14日(2000.9.14)

(51) Int.Cl. <sup>7</sup>		識別記号	FΙ		รั	-7]-ド(参考)
H 0 1 J	29/86		H01J	29/86	Z	5 C 0 1 2
	9/26			9/26	Α	5 C 0 3 2
	31/12			31/12	С	5 C O 3 6

# 審査請求 未請求 請求項の数7 OL (全 15 頁)

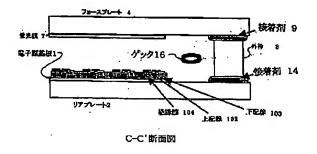
		各里明不	不明不 明本気の数 「 した (主 10 兵)		
(21)出願番号	特願平11-49196	(71)出願人	000001007		
			キヤノン株式会社		
(22)出顧日	平成11年2月25日(1999.2.25)		東京都大田区下丸子3丁目30番2号		
		(72)発明者	長谷川 光利		
			東京都大田区下丸子3丁目30番2号 キヤ		
			ノン株式会社内		
		(72)発明者	重岡 和也		
			東京都大田区下丸子3丁目30番2号 キヤ		
			ノン株式会社内		
		(74)代理人	100065385		
			弁理士 山下 穣平		
			最終頁に続く		

#### (54) 【発明の名称】 外囲器及びこれを用いる画像形成装置

#### (57)【要約】

【課題】 フリット接着(封着)工程に必要な最低およ そ400℃を下回る接着工程を実現し、輝度低下や寿命 短縮のより小さい、さらには表示品位が高く、ゲッタ効 果も充分な画像形成装置用の外囲器を提供する。

【解決手段】 9は接着剤、14はシール材で、リアプレート2及びフェースプレート4は、外枠3との接合部において、それぞれ接合されている。シール材は、1 n、A1、Cu、Au、Ag、Pt、Ti、Ni等の金属や合金、および表面にこれらをコーティングした有機接着剤や無機接着剤等から選択する。接着剤は、ポリフェニル化合物、ポリベンゾイミダゾール樹脂、ポリイミド樹脂等を含む有機接着剤、アルミナ、シリカ、ジルコニア、カーボンを含むとする無機接着剤等から選択する。



...

# 【特許請求の範囲】

【請求項1】 フェースプレートと、前記フェースプレートと対向して配置されたリアプレートと、前記フェースプレートと前記リアプレートとの間にあって周囲を包囲する外枠と、前記外枠と前記フェースプレートとを接合するフェースプレート接合部と、前記外枠と前記リアプレートをそれぞれ接合するリアプレート接合部とからなる外囲器において、前記フェースプレート接合部及び/又は前記リアプレート接合部は、シール機能を有するシール材と接着機能を有する接着剤を含むことを特徴とする外囲器。

【請求項2】 内部にゲッタを配置することを特徴とする請求項1記載の外囲器。

【請求項3】 前記シール材の表面は、金属であることを特徴とする請求項1記載の外囲器。

【請求項4】 前記接着材は、有機物であることを特徴とする請求項1記載の外囲器。

【請求項5】 前記接着材は、無機物であることを特徴とする請求項1記載の外囲器。

【請求項6】 請求項1から5記載の外囲器を用いる画 20 像形成装置であって、前記フェースプレートに画像形成 部材及び電子加速電極を形成し、前記リアプレートに電 子源を形成することを特徴とする画像形成装置。

【請求項7】 前記電子源は表面伝導型の電子放出素子であることを特徴とする請求項6記載の画像形成装置。 【発明の詳細な説明】

#### [0001]

【発明が属する技術分野】本発明は、ガラス部材を接合 材を用いて接合して内部を真空に維持する外囲器、及び この外囲器を用いる画像形成装置に関する。

#### [0002]

【従来の技術】従来、内部を真空減圧状態に維持することを可能にする外囲器において、フェースプレート(蛍 光体基板)とリアプレート(電子放出基板)と外枠の接 合部分に、接合材としてフリット(低融点ガラス)が用 いられている。

【0003】すなわち、接合材として、接合部分にフリットの層を形成し、次いで焼成することにより、接合部分が気密に封着され、内部を真空維持可能な外囲器が構成される。このフリットを用いたガラスの封着は、大気中(常圧)において、およそ400~500℃での焼成が必要である。

【0004】また、一般に電子を利用した画像形成装置においては、ガラス部材であるフェースプレート、リアプレートおよび外枠からなる真空(減圧)雰囲気を維持する外囲器、電子を放出させるための電子源とその駆動回路、電子の衝突により発光する蛍光体等を有する画像形成部材、電子を画像形成部材に向けて加速するための加速電極とその高圧電源等が必要である。

【0005】図18は、特開平8-83578号公報に 50 合するフェースプレート接合部と、前記外枠と前記リア

開示された電子放出素子を用いた画像形成装置の斜視図 である。

【0006】図19は、この画像形成装置のB-B'断面図である。図19に示す様に、フリット1704、1705を介して、リアプレート(電子放出素子基板)1701およびフェースプレート1702は外枠1703との接合部分において、それぞれ接合(もしくは封着)されている。図中、1701は青板ガラスからなるリアプレート、1702は青板ガラスからなるフェースプレート、1703は青板ガラスからなるアェースプレート、1703は青板ガラスからなる外枠、1706は上配線、1707は素子電極(上配線側)、1708は電子放出部を含む導電性薄膜、1709は蛍光体、1710はメタルバックである。なお、下配線および素子電極(下配線側)は図示していない。

【0007】また、特開平9-082245号公報に開示されているように、薄型画像形成装置の様に扁平な外囲器を用いる画像形成装置においては、ゲッタを真空維持のために設置されることがある。

#### [0008]

【発明が解決しようとする課題】しかしながら、上記従来例の画像形成装置をはじめとする外囲器の接合部分に、接合部としてフリット接着(封着)が用いられた場合には、およそ400℃での大気中での焼成が必要であるため、以下のような問題点があった。

【0009】(1)フリット接着工程では、通常、仮焼成工程を行った後、封着工程を行うという2度の焼成工程が必要とされるために、より低温で1工程で行える接着工程に比べて、温度が高く、より多くの時間を要するために、電力コストが高くなってしまう。

30 【0010】(2)表面伝導型電子放出素子を用いた画像形成装置では、予めフォーミング・活性化を行った後、フリット接着(封着)を行うと、接着温度が高温であるほど熱による特性劣化すなわち電子放出電流の低下による輝度低下や寿命短縮が起きてしまう場合がある。【0011】(3)ゲッタを用いた場合に、400℃程度の高温になると、ゲッタ材の酸化等が進行しゲッタリング効果が、低下してしまう場合がある。

【0012】そこで、本発明は、フリット接着(封着)工程に必要なおよそ400℃を下回る接着工程を実現し、電力コストを下げ、輝度低下や寿命短縮のより小さい、さらには表示品位が高く、ゲッタ効果も充分な画像形成装置をはじめとする外囲器、ならびにこの外囲器を備えた画像形成装置を提供することを課題としている。【0013】

【課題を解決するための手段】上記の課題を解決するための本発明は、フェースプレートと、前記フェースプレートと対向して配置されたリアプレートと、前記フェースプレートと前記リアプレートとの間にあって周囲を包囲する外枠と、前記外枠と前記フェースプレートとを接合するフェースプレート接合部と、前記外枠と前記リア

プレートをそれぞれ接合するリアプレート接合部とからなる外囲器において、前記フェースプレート接合部及び/又は前記リアプレート接合部は、シール機能を有するシール材と接着機能を有する接着剤を含む。

#### [0014]

【発明の実施の形態】本発明の外囲器に適用可能な接着 剤の条件は、以下の通りである。

【0015】1. 耐熱性: 真空中ベーク(高真空形成) 工程における耐熱性が必要である。

【0016】2.シール性が必要である。すなわち、高 10 真空維持(真空リーク極小、ガス透過極小)が可能であることが必要である。但し、真空維持が必要な個所のみでこの条件が満たされればよい。

【0017】3. ガラス部材との接着性が必要である。 【0018】4. 初期の高真空を維持するために、ガス 放出が低いことが必要である。

【0019】5. 最高熱処理温度がフリット接着(封着)工程のおよそ400℃ よりも低温であることが必要である。

【0020】6.成型性:任意の外枠形状に適合させや 20 すく、接着温度付近で流動化しないことが必要である。 【0021】上記の条件を満たす接合部のシール機能を有するシール材としては、In、A1、Cu、Au、Ag、Pt、Ti、Ni等の金属あるいは合金、および表面にIn、A1、Cu、Au、Ag、Pt、Ti、Ni等の金属あるいは合金をコーティングした有機接着剤や無機接着剤等の材料等から選択することができ、接着機能を有する接着剤としては、本発明の接着剤として、ポリフェニル化合物を有する高分子系熱可塑性の接着材、ポリベンゾイミダゾール樹脂を主成分とする接着剤、ポリイミド樹脂を主成分とする接着剤等の有機接着剤、アルミナ、シリカ、ジルコニア、カーボンを主成分とする無機接着剤等があげられる。

【0022】本発明のシール材としてはIn、接着剤としてはジルコニアとシリカを主成分とする無機接着剤が最も好ましいものの一つとして用いられる。シール材としてInワイヤーを用いると、Inワイヤーを任意の形状に成型し、160℃以上で加熱することによりInを軟化させ、圧着し、降温過程でシールした後、アルミナを主成分とするペースト状の接着剤をディスペンサー等でシール材周辺に塗布し、100℃以下で水分を蒸発させてから150℃程度で接着することで前記1~6の条件を満たすことができる。Inとアルミナを主成分とする無機接着剤を用いた接合材は他の接合部に比べ、特に最高熱処理温度が低い点が好ましい。

【0023】また、シール材としてジルコニアとシリカを主成分とするペースト状の無機接着剤をディスペンサー等で任意の形状に成型し、100℃以下で水分を蒸発させた無機接着剤表面上にInをEBやスパッタ等の公知の真空蒸着法によりコーティング膜を形成した後、1

60℃以上で加熱することによりInを軟化させ、圧着 し、降温過程でシールした後、アルミナを主成分とする ペースト状の接着剤をディスペンサー等でシール材周辺 に塗布し、100℃以下で水分を蒸発させてから150 ℃程度で接着することで前記1~6の条件を満たすこと

ができる。

【0024】さらに、シール材としてはA1、接着剤としてはポリエーテルケトンを主成分とする高分子系熱可塑性の有機接着剤が用いられる。シール材であるA1、接着剤であるポリエーテルケトンを主成分とする高分子系熱可塑性のシート状の有機接着剤を任意の形状に成型し、330℃以上まで加熱することにより接着剤を軟化させ、圧着し、シールさせ、降温過程で接着剤を硬化することによって接着させ、前記の条件を満たすことができる。

【0025】上記のシール機能を有するシール材と接着機能を有する接着剤の少なくとも2つの部材を用いた接合部は、最高熱処理温度が400℃以下の接着工程であるので、電力コストを下げ、輝度低下や寿命短縮の少ない、さらに表示品位が高く、ゲッタ効果も充分な画像形成装置をはじめとする外囲器を提供することができる。【0026】また、接合部とガラス基板との密着性の向上のために、予め接合面へシール材と同様の金属または合金を真空蒸着あるいは同様の金属または合金を含んだ塗布材をスクリーン印刷、ディッピング、スプレー、ディスペンサ等の公知のコーティング法でコーティングしておいても有効である。

【0027】本発明の外囲器は、画像形成装置に使用することが可能であり、好ましくは外囲器のフェースプレートには蛍光体および電子加速電極が形成され、リアプレートには電子源が形成されている画像形成装置に用いられる。この電子源に用いる電子放出素子としては、表面伝導型の電子放出素子が最も好適に用いられるが、MIM、FE等の冷陰極を用いた高真空を必要とする画像形成装置にも本発明は好ましく適用できる。

【0028】以下、図面を参照して、本発明が最も好適 に用いられる表面伝導型の電子放出素子を用いた画像形 成装置について説明する。

【0029】図1は、本発明の画像形成装置の斜視図である。1は電子源で、複数の電子放出素子を基板上に配置し、適当な配線を施したものである。2はリアプレート、3は外枠、4はフェースプレート、9,14は接着割である。

【0030】図2は、図1のC-C´断面図である。図2に示すように、ポリフェニル化合物を有する高分子系熱可塑性の接合部9、14を介して、リアプレート2及びフェースプレート4は、外枠3との接合部において、それぞれ接合されている。

させた無機接着剤表面上にInをEBやスパッタ等の公 【0031】なお、あらかじめ外枠とフェースプレー 知の真空蒸着法によりコーティング膜を形成した後、1 50 ト、または外枠とリアプレートを一体化したものを用い

る場合において、フェースプレートとリアプレートとの 接合に本発明が公的に用いられることは言うまでもない。

【0032】フェースプレート4は、ガラス基板6の上に蛍光膜7、メタルバック8が形成されてなり、この部分は画像表示領域となる。蛍光膜7は白黒画像の場合には、蛍光体のみからなるが、カラー画像を表示する場合には、赤、緑、青の3原色の蛍光体によりピクセルが形成され、その間を黒色部材で分離した構造とする。黒色部材はその形状により、ブラックストライプ、ブラックマトリクスなどと呼ばれる。

【0033】メタルバック8はA1などの薄膜により構成される。メタルバック8は、蛍光体から発生した光のうち、電子源1の方に進む光をガラス基体6の方向に反射して輝度を向上させるとともに、外囲器5内に残留したガスが、電子線により電離され生成したイオンの衝撃によって、蛍光体が損傷を受けるのを防止する働きもある。またフェースプレート4の画像表示領域に導電性を与えて、電荷が蓄積されるのを防ぎ、電子源1に対してアノード電極の役割を果たすものである。

【0034】図3(a)は、蛍光体13がストライプ状に並べられた場合で、赤(R)、緑(G)、青(B)の3原色の蛍光体13が順に形成され、その間が黒色部材12によって分離されている。この場合、黒色部材12の部分はブラックストライプと呼ばれる。

【0035】図3(b)は蛍光体13のドットが格子状に並び、その間を黒色部材12によって分離したものである。この場合には、黒色部材12はブラックマトリクスと呼ばれる。蛍光体13の各色の配置方法は数種あり、これに応じてドットの並び型は、図示した三角格子30のほか、正方格子などを採用する場合もある。

【0036】ガラス基体6上への黒色部材12と蛍光体13のパターニング法としては、スラリー法や印刷法などが使用できる。蛍光膜7を形成した後、さらにA1などの金属を形成し、メタルバック8とする。

【0037】図4は、マトリクス配線で接続された2次元電子源の平面図である。

【0038】図5は、図4のA-A′断面図である。

【0039】72はX方向配線(上配線)、73はY方向配線(下配線)で、電子放出素子78にそれぞれ接続されている。Y方向配線73は絶縁性基体71上に設置され、さらにその上に絶縁層74が形成され、その上にX方向配線72、電子放出素子78が形成され、Y方向配線73と電子放出素子78はコンタクトホール77を介して接続される。

【0040】上記各種配線は、スパッタ法、真空蒸着法、メッキ法などの各種薄膜堆積法と、フォトリソグラフィー技術の組み合わせ、あるいは印刷法などにより形成されるが、特に、印刷法を用いた場合、大面積に低コストで形成できるので好ましい。

5

【0041】フェースプレート4と、外枠3、リアプレート2と、電子源1やその他の構造体と組み合わせ、外枠3と、フェースプレート4、リアプレート2を接合する。接合は、ポリフェニル化合物を有する高分子系熱可塑性の接着材を任意の形状に成型し、Arなどの不活性ガス(inert gas)中で400℃以下の加熱処理により接着剤を軟化させ、圧着にし、降温過程で接着剤を硬化することによって接着させる(封着工程)。電子源1などの内部構造体の固定も同様に行う。この時の接着時の酸素濃度と温度は可能な範囲で下げることが望ましい。

【0042】この後、外囲器5の内部を一度排気し、続いて排気と加熱脱ガス(ベーキング工程)により、外囲器5の内部に十分な真空を確保し、さらに真空度排気管(不図示)をバーナーで加熱して封じ切り、気密容器を形成する。

【0043】こうして作成した画像形成装置(気密容器)は、電力コストを下げ、輝度低下や寿命短縮の少ない、さらに表示品位が高く、ゲッタ効果も充分なので、外囲器内の真空度が良好に維持されるので、電子放出素子からの電子放出量が安定する。

【0044】図6は、上述した画像形成装置により、NTSC方式のテレビ信号に基づいたテレビジョン表示を行う為の駆動回路のブロック図である。図6において、81は画像形成装置、82は走査回路、83は制御回路、84はシフトレジスタである。85はラインメモリ、86は同期信号分離回路、87は変調信号発生器、VxおよびVaは直流電圧源である。

【0045】画像形成装置81は、端子Dox1乃至Doxm、端子Doy1乃至Doyn、及び高圧端子Hvを介して外部の電気回路と接続している。端子Dox1乃至Doxmには、画像形成装置内に設けられている電子源、即ち、M行N列の行列状にマトリクス配線された表面伝導型電子放出素子群を一行(N素子)ずつ順次駆動する為の走査信号が印加される。

【0046】端子Doy1乃至Doynには、前記走査信号により選択された一行の表面伝導型電子放出素子の各素子の出力電子ビームを制御する為の変調信号が印加される。高圧端子Hvには、直流電圧源Vaより、例えば10kVの直流電圧が供給されるが、これは表面伝導型電子放出素子から放出される電子ビームに蛍光体を励起するのに十分なエネルギーを付与する為の加速電圧である。

【0047】走査回路82について説明する。同回路は、内部にM個のスイッチング素子を備えたもので(図中、S1ないしSmで模式的に示している)ある。各スイッチング素子は、直流電圧源V×の出力電圧もしくは OV(グランドレベル)のいずれか一方を選択し、画像形成装置81の端子Do×1ないしDo×mと電気的に50接続される。S1乃至Smの各スイッチング素子は、制

8

御回路83が出力する制御信号Tscanに基づいて動作するものであり、例えばFETのようなスイッチング素子を組み合わせることにより構成することができる。 【00.48】直流電圧源Vxは、本例の場合には表面伝導型電子放出素子の特性(電子放出しきい値電圧)に基づき走査されていない素子に印加される駆動電圧が電子放出しきい値電圧以下となるような一定電圧を出力するよう設定されている。

【0049】制御回路83は、外部より入力する画像信号に基づいて適切な表示が行なわれるように各部の動作を整合させる機能を有する。制御回路83は、同期信号分離回路86より送られる同期信号Tsyncに基づいて、各部に対してTscanおよびTsftおよびTmryの各制御信号を発生する。

【0050】同期信号分離回路86は、外部から入力されるNTSC方式のテレビ信号から同期信号成分と輝度信号成分とを分離する為の回路で、一般的な周波数分離(フィルター)回路等を用いて構成できる。同期信号分離回路86により分離された同期信号は、垂直同期信号と水平同期信号より成るが、ここでは説明の便宜上Tsync信号として図示した。前記テレビ信号から分離された画像の輝度信号成分は便宜上DATA信号と表した。該DATA信号はシフトレジスタ84に入力される。

【0051】シフトレジスタ84は、時系列的にシリアルに入力される前記DATA信号を、画像の1ライン毎にシリアル/パラレル変換するためのもので、前記制御回路83より送られる制御信号Tsftに基づいて動作する(即ち、制御信号Tsftは、シフトレジスタ84のシフトクロックであるということもできる。)。シリアル/パラレル変換された画像1ライン分(電子放出素子N素子分の駆動データに相当)のデータは、Id1乃至IdnのN個の並列信号として前記シフトレジスタ84より出力される。

【0052】ラインメモリ85は、画像1ライン分のデータを必要時間の間だけ記憶する為の記憶装置であり、制御回路83より送られる制御信号Tmryに従って適宜Id1乃至Idnの内容を記憶する。記憶された内容は、I'd1乃至I'dnとして出力され、変調信号発生器87に入力される。

【0053】変調信号発生器87は、画像データI′d 1乃至I′dnの各々に応じて表面伝導型電子放出素子の各々を適切に駆動変調する為の信号源であり、その出力信号は、端子Doy1乃至Doynを通じて表示パネル81内の表面伝導型電子放出素子に印加される。

【0054】本発明を適用可能な電子放出素子は放出電流Ieに対して以下の基本特性を有している。即ち、電子放出には明確なしきい値電圧Vthがあり、Vth以上の電圧を印加された時のみ電子放出が生じる。電子放出しきい値以上の電圧に対しては、素子への印加電圧の50

変化に応じて放出電流も変化する。このことから、本素子にパルス状の電圧を印加する場合、例えば電子放出しきい値以下の電圧を印加しても電子放出は生じないが、電子放出しきい値以上の電圧を印加する場合には電子ビームが出力される。その際、パルスの波高値Vmを変化させる事により出力電子ビームの強度を制御することが可能である。また、パルスの幅Pwを変化させることにより出力される電子ビームの電荷の総量を制御する事が可能である。

【0055】従って、入力信号に応じて、電子放出素子を変調する方式としては、電圧変調方式、パルス幅変調方式等が採用できる。電圧変調方式を実施するに際しては、変調信号発生器87として、一定長さの電圧パルスを発生し、入力されるデータに応じて適宜パルスの波高値を変調するような電圧変調方式の回路を用いることができる。

【0056】パルス幅変調方式を実施するに際しては、変調信号発生器87として、一定の波高値の電圧パルスを発生し、入力されるデータに応じて適宜電圧パルスの幅を変調するようなパルス幅変調方式の回路を用いることができる。シフトレジスタ84やラインメモリ85は、デジタル信号式のものをもアナログ信号式のものをも採用できる。画像信号のシリアル/パラレル変換や記憶が所定の速度で行なわれれば良いからである。

【0057】デジタル信号式を用いる場合には、同期信 号分離回路86の出力信号DATAをデジタル信号化す る必要があるが、これには86の出力部にA/D変換器 を設ければ良い。これに関連してラインメモリ85の出 力信号がデジタル信号かアナログ信号かにより、変調信 号発生器87に用いられる回路が若干異なったものとな る。即ち、デジタル信号を用いた電圧変調方式の場合、 変調信号発生器87には、例えばD/A変換回路を用 い、必要に応じて増幅回路などを付加する。パルス幅変 調方式の場合、変調信号発生器87には、例えば高速の 発振器および発振器の出力する波数を計数する計数器 (カウンタ)及び計数器の出力値と前記メモリの出力値 を比較する比較器(コンパレータ)を組み合せた回路を 用いる。必要に応じて、比較器の出力するパルス幅変調 された変調信号を表面伝導型電子放出素子の駆動電圧に まで電圧増幅するための増幅器を付加することもでき る。

【0058】アナログ信号を用いた電圧変調方式の場合、変調信号発生器87には、例えばオペアンプなどを用いた増幅回路を採用でき、必要に応じてレベルシフト回路などを付加することもできる。パルス幅変調方式の場合には、例えば、電圧制御型発振回路(VOC)を採用でき、必要に応じて表面伝導型電子放出素子の駆動電圧まで電圧増幅するための増幅器を付加することもできる。

【0059】このような構成をとり得る本発明の画像形

成装置においては、各電子放出素子に、容器外端子Dox1乃至Doxm、Doy1乃至Doynを介して電圧を印加することにより、電子放出が生ずる。高圧端子Hvを介してメタルバック8、あるいは透明電極(不図示)に高圧を印加し、電子ビームを加速する。加速された電子は、蛍光膜7に衝突し、発光が生じて画像が形成される。

【0060】ここで述べた画像形成装置の構成は、本発明を適用可能な画像形成装置の一例であり、発明の技術思想に基づいて種々の変形が可能である。入力信号については、NTSC方式を挙げたが入力信号はこれに限られるものではなく、PAL、SECAM方式など他、これよりも、多数の走査線からなるTV信号(例えば、MUSE方式をはじめとする商品位TV)方式をも採用できる。本発明の画像形成装置は、テレビジョン放送の表示装置、テレビ会議システムやコンピューター等の表示装置の他、感光性ドラム等を用いて構成された光プリンターとしての画像形成装置等としても用いることができる。

#### [0061]

【実施例】以下、好ましい実施例を挙げて、本発明を更に詳述するが、本発明はこれら実施例に限定されるものではなく、本発明の目的が達成される範囲内での各要素の置換や設計変更がなされたものをも包含する。

【0062】[実施例1]本実施例の画像形成装置は、図1に模式的に示された装置と同様の構成を有し、1は電子源で、複数の電子放出素子を基板上に配置し、適当な配線を施したものである。2はリアプレート、3は外枠、4はフェースプレートである。図2に示した図1のC-C′断面図に示す様に、9は接着剤、14はシール 30材で、リアプレート2及びフェースプレート4は、外枠3との接合部において、それぞれ接合されている。

【0063】また、本実施例の画像形成装置は、基板上に、複数(240行×720列)の表面伝導型電子放出素子が、単純マトリクス配線された電子源1を備えている。

【0064】図7は、電子源1の一部平面図である。

【0065】図8は、図7のB-B′断面図である。図7、図8で、同じ記号を付したものは同じ物を示す。ここで101は電子源基板、102は図1のDoxmに対応するX方向配線(上配線とも呼ぶ)、103は図1のDoynに対応するY方向配線(下配線とも呼ぶ)、108は電子放出部を含む導電性膜、105,106は素子電極、104は層間絶縁層、107は素子電極105と下配線103と電気的接続のためのコンタクトホールである。

【0066】図9は、本実施例の画像形成装置の製造工程図である。

【0067】工程-a

基板1を洗剤、純水および有機溶剤を用いて十分に洗浄 50 であった。なおここで述べる微粒子膜とは、複数の微粒

10

した。この上に厚さ $0.5\mu$ mのシリコン酸化膜をスパッタ法で形成し、電子源基板1とした。この上にホトレジスト(A Z 1370 へキスト社製)をスピンナーにより回転塗布、ベークした後、ホトマスク像を露光、現像して、下配線103のレジストバターンを形成した。さらに、真空蒸着により、厚さ5nmのCr、厚さ600nmのAuを順次積層した後、Au/Cr堆積膜をリフトオフにより不要の部分を除去して、所望の形状の下配線103を形成した(図9(a))。

【0068】工程-b

次に、厚さ1.0μmのシリコン酸化膜からなる層間絶 緑膜104をRFスパッタ法により堆積する(図9 (b))。

【0069】工程-c

前記工程bで堆積したシリコン酸化膜にコンタクトホール107を形成するためのホトレジストパターンを作り、これをマスクとして層間絶縁層104をエッチングしてコンタクトホール107を形成する。エッチングはCF4とH2ガスを用いたRIE(Reactive Ion Etching)法によった(図9(c))。【0070】工程-d

コンタクトホール107部分以外にレジストを塗布するようなパターンを形成し、真空蒸着により厚さ5nmのTi、厚さ500nmのAuを順次堆積した。リフトオフにより不要の部分を除去することにより、コンタクトホール107を埋め込んだ(図9(d))。

## 【0071】工程-e

その後、素子電極105と素子電極間ギャップGとなる ベきパターンをホトレジスト (RD-2000N-41 日立化成社製)で形成し、真空蒸着法により、厚さ5 nmのTi、厚さ100nmのNiを順次堆積した。ホトレジストパターンを有機溶剤で溶解し、Ni/Ti堆積膜をリフトオフし、素子電極間隔Gは3μm、素子電極の幅は300μmとし、素子電極105,106を形成した(図9(e))。

【0072】工程-f

素子電極105, 106の上に上配線102のホトレジストパターンを形成した後、厚さ5nmのTi、厚さ500nmのAuを順次、真空蒸着により堆積し、リフトオフにより不要の部分を除去して、所望の形状の幅400 $\mu$ mの上配線102を形成した(図9(f))。

#### 【0073】工程-g

膜厚100nmのCr膜1019を真空蒸着により堆積・パターニングし、その上にPdアミン錯体の溶液(ccp4230奥野製薬(株)社製)をスピンナーにより回転塗布、300℃で10分間の加熱焼成処理をした。また、こうして形成された、主元素としてPdよりなる微粒子からなる電子放出部形成用の導電性膜108の膜厚は8.5nm、シート抵抗値は3.9×104 Ω/□であった。なおここで述べる微粒子膜とは、複数の微粒

子が集合した膜であり、その微細構造として、微粒子が 個々に分散配置した状態のみならず、微粒子が互いに隣 接、あるいは重なり合った状態(島状も含む)の膜をさ し、その粒径とは、前記状態で粒子形状が認識可能な微 粒子についての径を言う(図9(g))。

## 【0074】工程-h

Cr膜1019及び焼成後の電子放出部形成用の導電性 膜108を酸エッチャントによりエッチングして所望の パターンを形成した(図9(h))。以上の工程により 電子源基板101上に複数(240行×720列)の電 10 子放出部形成用の導電性膜108が、上配線102と下 配線103よりなる単純マトリクスに、接続されたもの とした。

## 【0075】工程-i

次に、図1に示すフェースプレート4を、以下のように 作成した。ガラス基体6を洗剤、純水および有機溶剤を 用いて十分に洗浄した。この上に、スパッタ法によりI ΤΟを0.1μm堆積し、透明電極1011を形成し た。続いて、印刷法により蛍光膜7を塗布し、表面の平 滑化処理(通常、「フィルミング」と呼ばれる。)し て、蛍光体部を形成した。なお、蛍光膜7はストライプ 状の蛍光体(R, G, B) 13と、黒色部材(ブラック ストライプ)12とが交互に配列された図6の(a)に 示される蛍光膜とした。更に、蛍光膜7の上に、A 1薄 膜よりなるメタルバック8をスパッタリング法により  $0.1 \mu m$ の厚さに形成した。

## 【0076】工程-j

次に、図1に示す外囲器5を、以下のように作成した。 【0077】前述の工程により作成された電子源1をリ アプレート2に固定した後、外枠3、上記フェースプレ 30 ート4、および電子源1を組み合わせ、電子源1の下配 線103及び上配線102を行選択用端子10及び信号 入力端子11と各々接続し、電子源1とフェースプレー ト4の位置を厳密に調整し、接着して外囲器5を形成し た。

【0078】接合は、Inワイヤーをシール材14と し、Inワイヤーを任意の形状に成型し、160℃以上 で加熱することによりInを軟化させ、圧着し、降温過 程でシールした後、接着剤9として、ジルコニアとシリ カを主成分とするペースト状の接着剤: (株)スリーボ ンド 製品名3715を外枠の形状にディスペンサーで シール材周辺に塗布し、100℃以下で水分を蒸発させ てから150℃程度で接着を行った。電子源1などの内 部構造体の固定も同様に行う。また、リアプレート2と フェースプレート4を配置する際には、同時に画像表示 領域外にBaを主成分とする蒸発型ゲッタのリング状ゲ ッタ16配置した。

【0079】図10は、これ以後の工程にて用いられた 真空装置の概念図である。

12

して真空容器123に接続され、該真空容器123に は、排気装置125が接続されており、その間にゲート バルブ124が設けられている。真空容器123には、 圧力計126、四重極質量分析器(Q-mass)12 7が取り付けられており、内部の圧力及び、残留ガスの 各分圧をモニタできるようになっている。外囲器5内の 圧力や分圧を直接測定することは困難なので、真空容器 123の圧力と分圧を測定し、この値を外囲器5内のも のとみなす。排気装置125はソープションポンプとイ オンポンプからなる超高真空用排気装置である。真空容 器123には、複数のガス導入装置が接続されており、 物質源129に蓄えられた物質を導入することができ る。導入物質はその種類に応じて、ボンベまたはアンプ ルに充填されており、ガス導入量制御手段128によっ て導入量が制御できる。ガス導入量制御手段128は、 導入物質の種類、流量、必要な制御精度などに応じて、 ニードルバルブ、マスフローコントローラーなどが用い られる。本実施例では、ガラスアンプルに入れたベンゾ ニトリルを物質源129として用い、ガス導入量制御手 段128として、スローリークバルブを使用した。以上 の真空処理装置を用いて以後の工程を行った。

#### 【0081】工程-k

外囲器5の内部を排気し、圧力を1×10-3Pa以下に し、電子源基板101上に配列された前述の複数の電子 放出部形成用の導電性膜108(図9(k))に、電子 放出部を形成するための以下の処理(フォーミングと呼 ぶ)を行った。

【0082】図11に示すように、Y方向配線103を 共通結線してグランドに接続する。131は制御装置 で、パルス発生器132とライン選択装置134を制御 する。133は電流計である。ライン選択装置134に より、X方向配線102から1ラインを選択し、これに パルス電圧を印加する。フォーミング処理はX方向の素 子行に対し、1行(300素子)毎に行った。

【0083】図12は、印加したパルスの波形図であ る。図12に示すような三角波パルスの波高値を徐々に 上昇させた。パルス幅T1=1msec、パルス間隔T 2=10msecとした。また、三角波パルスの間に、 波高値0、1Vの矩形波パルスを挿入し、電流を測るこ とにより各行の抵抗値を測定した。抵抗値が3.3 kΩ  $(1 素子当たり 1 M \Omega)$ を越えたところで、その行のフ ォーミングを終了し、次の行の処理に移った。これをす べての行について行い、すべての前記導電性膜(電子放 出部形成用の導電性膜108)のフォーミングを完了 し、各導電性膜に電子放出部を形成して、複数の表面伝 導型電子放出素子が、単純マトリクスに配線された電子 源1を作成した。

#### 【0084】工程-1

真空容器123内に、ベンゾニトリルを導入し、圧力が 【0080】画像形成装置121は、排気管122を介 50 1.3×10<sup>-3</sup> Paとなるように調整し、紫子電流 I f

を測定しながら上記電子源1にパルスを印加して、各電子放出素子の活性化処理を行った。

【0085】図13は、バルス発生器132により生成したバルスの波形図である。図13に示すように活性化処理のためのパルスは、矩形波であり、波高値は14 V、バルス幅 $T1=100\mu$ sec、バルス間隔は16  $7\mu$ secである。ライン選択装置134により、16  $7\mu$ sec毎に選択ラインをDx1からDx100まで順次切り替え、この結果、各素子行には $T1=100\mu$ sec、T2=16.7msecの矩形波が行毎に位相 10 を少しずつシフトされて印加されることになる。

【0086】電流計133は、矩形波パルスのオン状態 (電圧が14Vになっている時)での電流値の平均を検 知するモードで使用し、この値が600mA(1素子当 たり2mA)となったところで、活性化処理を終了し、 外囲器5内を排気した。

#### 【0087】工程-m

排気を続けながら、不図示の加熱装置により、画像形成装置121及び真空容器123の全体を300℃に、10時間保持した。この処理により、外囲器5及び真空 20容器123の内壁などに吸着されていたと思われるベンゾニトリル及びその分解物が除去された。これはQ-mass127による観察で確認された。

#### 【0088】工程-n

圧力が1.3×10<sup>-5</sup>Pa以下となったことを確認してから、排気管をバーナーで加熱して封じ切る。続いて、画像表示領域外に設置されたリング状の蒸発型ゲッタ16高周波加熱でフラッシュさせた。

【0089】以上により本実施例の画像形成装置を作成した。

【0090】[実施例2]本実施例の画像形成装置を図14に示す。

【0091】本実施例は、実施例1の工程の工程-jの接合部として、以下の接合部を用い、フェースプレート4と外枠3を先にフリットで接合した以外は実施例1の工程と同様に行った。

【0092】接合部のシール材として、ジルコニアとシリカを主成分とするペースト状の無機接着剤(株)スリーボンド 製品名3715をディスペンサー等で任意の形状に成型し、100℃以下で水分を蒸発させた無機接着剤表面上にInをEBやスパッタ等の公知の真空蒸着法によりコーティング膜15を形成したものを用いた。次に、シール材を160℃以上で加熱することによりInであるコーティング膜15を軟化させ、圧着し、降温過程でシールした後、接着剤9として、ジルコニアとシリカを主成分とするペースト状の接着剤: (株)スリーボンド 製品名3715を外枠の形状にディスペンサでシール材14周辺に塗布し、100℃以下で水分を蒸発させてから150℃程度で接着を行った。

【0093】工程-j以外は実施例1と同様に画像形成 50 を行った。

装置を作成した。

【0094】 [実施例3] 本実施例の画像形成装置を図 15に示す。

14

【0095】本実施例は、リアプレート2とフェースプレート4と外枠3のシール材と接触する部分にEBやスパッタ等の公知の真空蒸着法によりInを蒸着し、実施例1の工程の工程-jの接合部として、以下の接合部を用いた以外は実施例1の工程と同様に行った。

【0096】本実施例の接合部として、シール材としてはA1、接着剤としてはボリエーテルケトンを主成分とする高分子系熱可塑性の有機接着剤が用いられる。シール材であるA1、接着剤であるポリエーテルケトンを主成分とする高分子系熱可塑性のシート状の有機接着剤を任意の形状に成型し、330℃以上まで加熱することにより接着剤を軟化させ、圧着し、シールさせ、降温過程で接着剤を硬化することによって接着させ、前記1~6の条件を満たすことができる。

【0097】工程-j以外は実施例1と同様に画像形成装置を作成した。

) 【0098】[実施例4]本実施例は、実施例1の工程の工程の工程ー」の接合部として、以下の接合部を用いた以外は実施例1の工程と同様に行った。

【0099】本実施例の接合部として、シール材としてはIn、接着剤としてはポリスルホンを主成分とする高分子系熱可塑性のペースト状の接着材9,14:テクノアルファ(株)製品名 ステイスティック301が用いられる。Inワイヤーをシール材14とし、Inワイヤーを任意の形状に成型し、160℃以上で加熱することによりInを軟化させ、圧着し、降温過程でシールした30後、接着剤9として、ポリスルホンを主成分とする高分子系熱可塑性のペースト状の接着材9,14:テクノアルファ(株)製品名 ステイスティック301を用い、ディスペンサ塗布法で任意の形状にガラス部材にコーティングし、脱法し、150℃で溶剤を蒸発させたのち、加熱処理温度が300℃以上まで加熱し、圧着し、降温過程で接着剤を硬化することによって接着させ、前記1~6の条件を満たすことができる。

【0100】工程-j以外は実施例1と同様に画像形成装置を作成した。

【0101】[実施例5]本実施例は、接着工程前にフォーミング・活性化を行った点が実施例1と異なる。本実施例では、実施例1の工程の工程-hを行なった後、工程-k、1を行い、その後工程-i、jを行い、次に工程m、nを行った。

【0102】以上により本実施例の画像形成装置を作成した。

【0103】[比較例1]実施例1と類似の画像形成装置を作成した。但し、本比較例においては、接着剤としてフリットを用い、接着温度が410℃で形成する工程を行った。

【0104】以上で述べた実施例1から実施例5および 比較例1の画像形成装置の比較評価を行った。評価は単 純マトリクス駆動を行い、画像形成装置を全面発光さ せ、輝度の経時変化を測定した。その結果、初期の輝度 は夫々異なるが、輝度の経時変化は同等であった。

【0105】以上説明したように、接合部として少なくとも一方の前記接合部がシール機能を有するシール材と接着機能を有する接着剤の少なくとも2つの部材を用いた接着工程は、熱処理温度が330℃以下の1回の接着工程であるので、電力コストを下げ、画像形成装置をは 10じめとする外囲器を提供することができた。

【0106】更に、実施例5では、通電フォーミングおよび活性化処理は外囲器接着前に行っているため、従来は、フォーミング・活性化を行った後、410℃のフリット接着を行うと熱による特性劣化すなわち電子放出電流の低下による輝度低下や寿命短縮が起きてしまう場合があったのに対し、輝度低下や寿命短縮は、ほとんど見られなかった。また、通電フォーミングおよび活性化処理は外囲器接着前に真空チャンバー内で行っているために、ガス導入が外囲器接着後に比べて容易であることおよび万一通電フォーミングおよび活性化処理に不具合があった場合でも、外囲器としてではなく、リアプレート単体が無駄になるだけで済む利点を有する。

【0107】[実施例6]本実施例の画像形成装置の斜視図を図16に示し、そのC-C'断面図を図17に示す。

【0108】本実施例は、リング状ゲッタの代りにリボン状ゲッタを配置し、抵抗加熱でフラッシュした点と画像形成装置内に非蒸発型ゲッタを設置した点が実施例1と異なる。本実施例では、ゲッタ工程-hの後、工程-30×を行った後、工程-i-nを行った以外は、実施例1と同様に画像形成装置を作成した。

【0109】但し、本実施例の工程-mにおいては、画像形成装置の加熱/排気保持により、内部からのガスの除去が行われるだけでなく、ゲッタの活性化処理も兼ねて行われる。

#### 【0110】工程-x

メタルマスクを用いて画像表示領域内の上配線102上に、スパッタリング法によりZr-V-Fe合金よりなるゲッタ層17を形成する。使用したスパッタリングタ 40ーゲットの組成は、Zr;70%、V;25%、Fe;5%(重量比)である。(図8(x))。

【0111】以上により、ゲッタ17を備えた電子源1 を形成した。

【0112】[比較例2] 実施例6と類似の画像形成装置を作成した。但し、本比較例においては、接着剤としてフリットを用い、接着温度が420℃で形成する工程を行った。

【0113】実施例6と比較例2の画像形成装置の比較評価を行った。評価は単純マトリクス駆動を行い、画像 50

16

形成装置を全面発光させ、輝度の経時変化を測定した。 その結果、初期の輝度は夫々異なるが、実施例6の画像 形成装置では、ゲッタが充分に機能し、長時間動作させ た場合でも、輝度の低下はほとんど見られなかった。一 方、比較例2では、相対的に輝度は徐々に低下した。そ の低下の度合いはゲッタの配置していない比較例1とほ ぼ同等だった。

## [0114]

【発明の効果】以上説明した本発明によれば、接合部として、少なくとも一方の前記接合部がシール機能を有するシール材と接着機能を有する接着剤の少なくとも2つの部材を用いることにより、電力コストを下げ、輝度低下や寿命短縮、ゲッタの機能の劣化は、ほとんど見られない外囲器を提供することができる。またこの外囲器を画像形成装置に適用した場合には、輝度低下や寿命短縮が少なく、さらに表示品位が高く、ゲッタの機能も充分であるという効果が得られる。

【 O 1 1 5 】 なお、本発明は、電子源と画像形成部材の間に、制御電極などの電極構造体を有しない画像形成装置において特に有効であるが、制御電極などを有する画像形成装置に対して本発明を適用した場合にも、同様の効果が当然期待される。

【図面の簡単な説明】

【図1】本発明の画像形成装置の斜視図

【図2】図1のC-C'断面図

【図3】蛍光体の配列図

【図4】マトリクス接続の電子源の平面図

【図5】図4のA-A'断面図

【図6】テレビジョン表示のための駆回路のブロック図

【図7】電子源の一部の平面図

【図8】図7のB-B'断面図

【図9】実施例1の画像形成装置の製造工程図

【図10】 フォーミング工程及び活性化工程において用いる真空装置の模式図

【図11】本発明の画像形成装置の、フォーミング、活性化工程のための結線方法を示す模式図

【図12】フォーミング工程において印加されるパルス の波形図

【図13】活性化工程において印加されるパルスの波形 図

【図14】実施例2の画像形成装置の断面図

【図15】実施例3の画像形成装置の断面図

【図16】実施例6の画像形成装置の斜視図

【図17】図16のC-C'断面図

【図18】従来の画像形成装置の斜視図

【図19】図18のB-B' 断面図

【符号の説明】

1 電子源基板

2 リアプレート

) 3 外枠

(10) 特開2000-251768 18

4 フェースプレート

17

5 外囲器

6 カラス基体

7 蛍光体

8 メタルバック

9 接着剤

10 行選択用端子

11 信号入力端子

12 黒色部材

13 蛍光体パターン

14 シール材

15 コーティング膜

16,17 ゲッタ

71 ガラス基体

72 上配線(X方向配線)

73 下配線(Y方向配線)

74 層間絶縁膜

75,76 素子電極

77 コンタクトホール

78 電子放出部

81 画像形成装置

82 走査回路

83 制御回路

84 シフトレジスタ

85 ラインメモリ

86 同期信号分離回路

87 変調信号発生器

101 ガラス基体

102 上配線

103 下配線

104 層間絶縁層

105,106 素子電極

107 コンタクトホール

10 108 電子放出部

109 ゲッタ

121 画像形成装置

122 排気管

123 真空容器

124 ゲートバルブ

125 排気装置

126 圧力計

127 Q-mass

128 ガス導入量制御手段

20 129 物質源

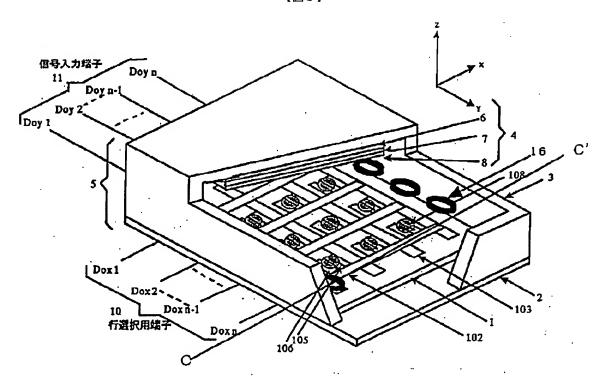
131 制御装置

132 パルス発生器

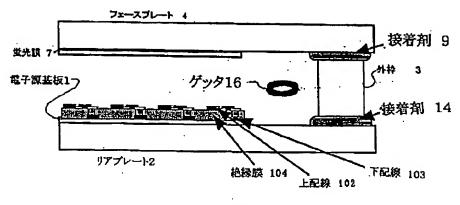
133 電流計

134 ライン選択装置

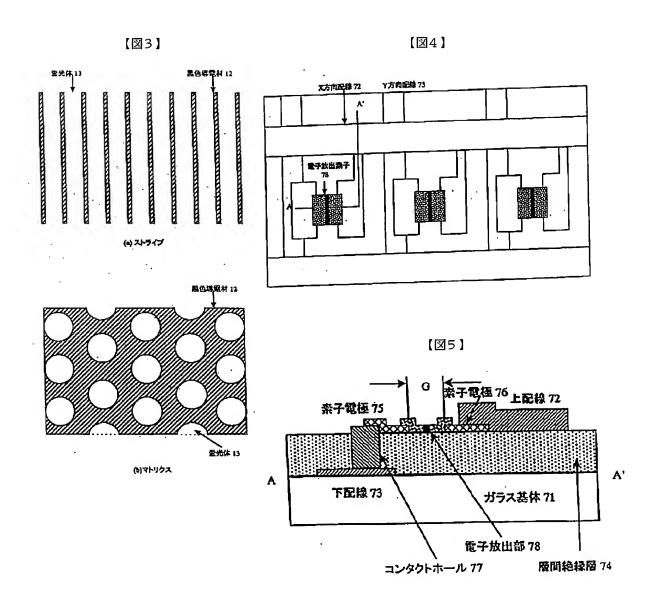
【図1】





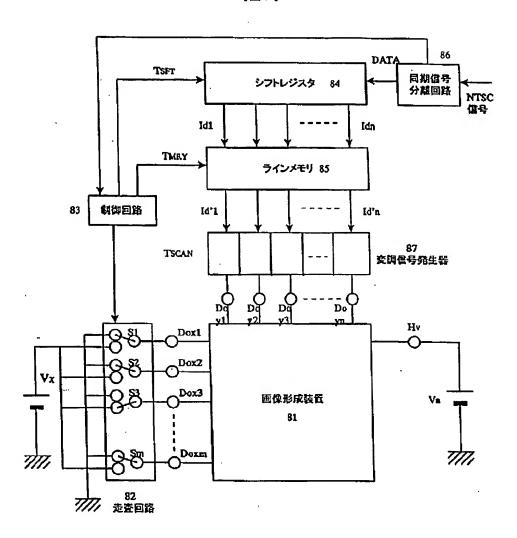


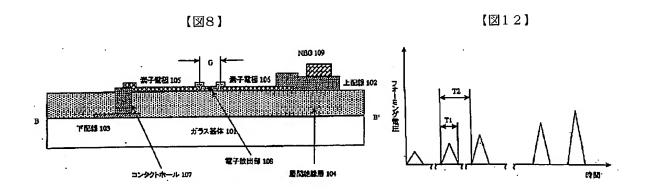
C-C'断面図



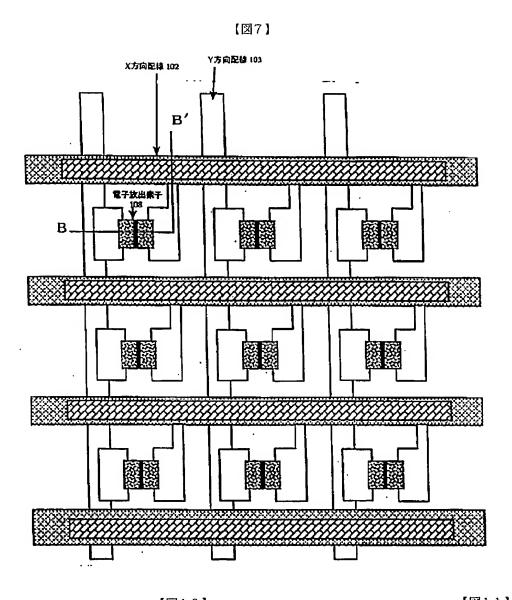
1/20/06, EAST Version: 2.0.1.4

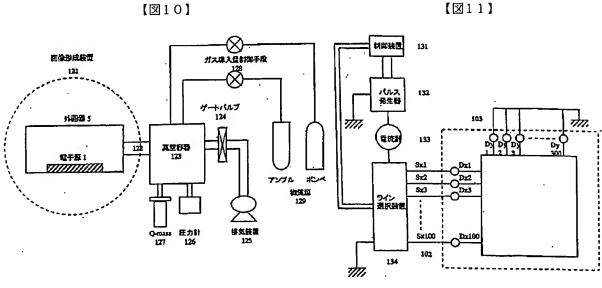
【図6】



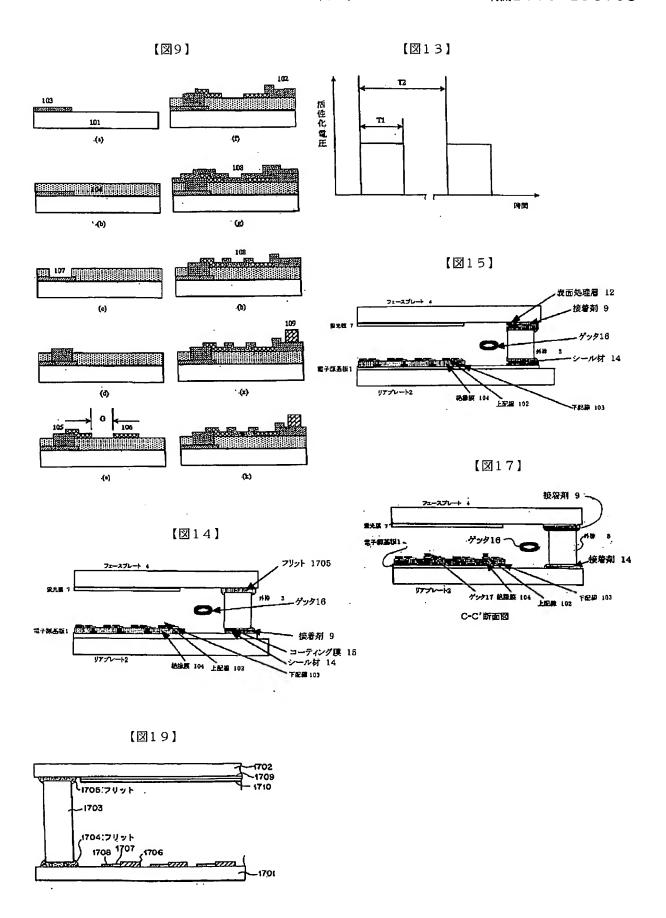


1/20/06, EAST Version: 2.0.1.4



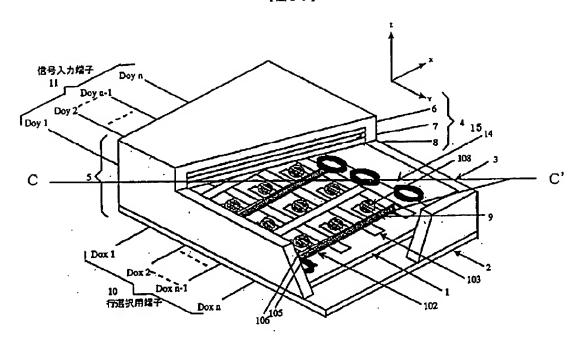


1/20/06, EAST Version: 2.0.1.4

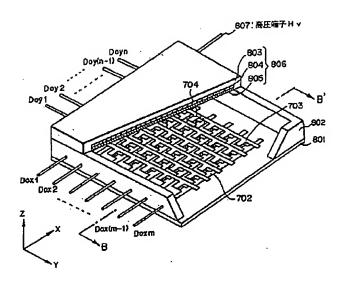


1/20/06, EAST Version: 2.0.1.4

[図16]



【図18】



フロントページの続き

(72)発明者 荒井 由高 東京都大田区下丸子3丁目30番2号 キヤ ノン株式会社内 (72)発明者 上田 弘治

東京都大田区下丸子3丁目30番2号 キヤ

ノン株式会社内

Fターム(参考) 5C012 AA05 BC03

5C032 AA01 BB18

5C036 EE17 EF01 EF06 EF09 EG05

EG06 EH11